



WORLD CUSTOMS ORGANIZATION  
ORGANISATION MONDIALE DES DOUANES

Established in 1952 as the Customs Co-operation Council  
Créée en 1952 sous le nom de Conseil de coopération douanière

HARMONIZED SYSTEM  
COMMITTEE

-  
24th Session  
-

NC0115E1

O. Eng.

Brussels, 3 September 1999.

AMENDMENTS TO THE COMPENDIUM OF CLASSIFICATION OPINIONS  
ARISING FROM THE CLASSIFICATION OF THE "PENTIUM ® II CPU"

IN SUBHEADING 8473.30

(Item VI.11 on Agenda)

Reference Documents :

NC0077E1 (CSH/23)  
NC0090E2, Annex IJ/14 (HSC/23 – Report)

I. BACKGROUND

1. At its 23<sup>rd</sup> Session, the Harmonized System Committee examined the classification of the Intel Pentium ® II microprocessor.
2. The Committee unanimously agreed to classify the Pentium ® II microprocessor in heading 84.73 and, more specifically, subheading 8473.30.
3. The Committee requested the Secretariat to draft a Classification Opinion to reflect its decision.

File No. 2757

II. SECRETARIAT COMMENTS

4. Acting on the Committee's instructions, the Secretariat has prepared and appended a draft Classification Opinion.

III. CONCLUSION

5. The Committee is invited to approve the appended amendments to the Compendium of Classification Opinions, once they have been finalized by the presessional Working Party.

\* \* \*

Annexe au Doc. NC0115B1  
Annex to

(CSH/24/oct. 99)  
(HSC/24/Oct. 99)

ANNEXE

MODIFICATION DU RECUEIL DES AVIS DE CLASSEMENT  
DECOULANT DU CLASSEMENT DANS LE N° 8473.30  
D'UN APPAREIL DENOMME "PENTIUM® II CPU"  
(Point VI.11 de l'ordre du jour)

---

ANNEX

AMENDMENTS TO THE COMPENDIUM OF CLASSIFICATION OPINIONS  
ARISING FROM THE CLASSIFICATION OF THE "PENTIUM® II CPU"  
IN SUBHEADING 8473.30  
(Item VI.11 on Agenda)



MODIFICATION DU RECUEIL DES AVIS DE CLASSEMENT

Page 34a F.

Insérer l'Avis de classement ci-après :

- "**8473.30**      2.      Le **microprocesseur Pentium® II**, logé dans une cartouche rectangulaire de type Single Edge Contact (S.E.C.) constituée de matière plastique et de métal. Cette cartouche a une longueur de 14 cm, une largeur de 6 cm et une épaisseur de 1,5 cm. A l'intérieur de la cartouche se trouve un substrat unique en verre (une carte de circuit imprimé à 6 couches). Les sous-composants sont montés à la surface de ce substrat. Ces sous-composants sont notamment trois circuits intégrés, à savoir la puce à circuit intégré du processeur de la mémoire centrale, une mémoire cache (antémémoire) L2 (niveau 2) et un contrôleur d'antémémoire NL2 (RAM à descripteurs). En outre, ce produit comporte des composants passifs (blocs de résistances/condensateurs). La puce du processeur de la mémoire centrale est un élément arithmétique et logique; l'antémémoire L2 est un petit bloc de mémoire temporaire ultra-rapide et la RAM à descripteurs est le contrôleur d'antémémoire ou puce logique. La RAM à descripteurs accède à la mémoire cache L2 et y repère les renseignements nécessaires. La cartouche est raccordée à une unité de traitement automatique de l'information (une carte mère) par un connecteur par enfichage. Les interconnexions que l'on trouve sur le substrat n'ont pas été déposées ou appliquées par la technologie des circuits à couche mince ou épaisse. En fait, ces interconnexions ou circuits sont obtenus par impression et gravure d'une feuille de cuivre."

Page 64a F.

Insérer les références suivantes :

Colonne 1	Colonne 2	Colonne 3	Colonne 4
<b>"8473.30</b>	2	(*)	<b>"Pentium ® II"</b>

---

(\*) Insérer le numéro de document du rapport correspondant.

AMENDMENTS TO THE COMPENDIUM OF CLASSIFICATION OPINIONS

Page 34a E.

Insert the following Classification Opinion :

- "8473.30**      2.      The **Pentium ® II microprocessor**, packaged in a Single Edge Contact (S.E.C.) rectangular cartridge (comprised of plastics and metal). The size of this cartridge is 14 cm in length, 6 cm in width and 1.5 cm in thickness. Within this cartridge there is a single glass substrate (6-layer printed circuit board). Sub-components are surface-mounted onto this substrate. These sub-components include three integrated circuits; namely, the core processor integrated circuit chip, L2 (level 2) cache memory and a NL2 cache controller (Tag RAM). In addition, there are passive components (resistor packs/capacitors). The core processor chip is the arithmetical and logical element; the L2 cache memory is a small, ultra-fast block of temporary memory; and the Tag RAM is the cache controller or logic chip. The Tag RAM accesses the L2 cache and finds where the necessary information is stored. The cartridge connects to an automatic data processing unit (a motherboard) via a single edge connector. The interconnections on the substrate have not been deposited or applied by thin or thick film technology. Rather, these interconnections or circuits have been obtained by printing and etching copper foil.

Page 64a E.

Insert the following references :

Column 1	Column 2	Column 3	Column 4
<b>"8473.30</b>	2	(*)	<b>"Pentium ® II"</b>

---

(\*) Insert the appropriate Report reference.